Министерство образования и науки Республики Казахстан Карагандинский государственный технический университет

ПРОГРАММА ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ ДЛЯ СТУДЕНТА (SYLLABUS)

Дисциплина OEVM 1207 «Организация ЭВМ»

Модуль FVS 7 «Физика и вычислительные системы»

Специальность 5B060200 – «Информатика»

Факультет информационных технологий Кафедра Информационные технологии и безопасность

Предисловие

Программа обучения по дисциплине для студента – syllabus разработана
старшим преподавателем кафедры ИТБ Бартосик Ф.М
Обсуждена на заседании кафедры «Информационные технологии и
безопасность»
Протокол № от «»2015г.
Зав. кафедрой М.М. Коккоз «»2015 г.
Одобрена учебно-методическим советом факультета информационных
технологий
Протокол № от «»2015г.
Председатель Л.М. Мустафина «»2015г.

Сведения о преподавателе и контактная информация

Бартосик Феликс Михайлович, старший преподаватель кафедры ИТБ.

Кафедра ИТБ находится в главном корпусе КарГТУ (Б.Мира 56), аудитория 429, контактный телефон 56-75-92, доб 1028.

Трудоемкость дисциплины

	ство	TS		Вид занятий						
стр			количест	гво контакт сов	тных ча-	количе-		Количе-	Общее	Форма
Семест	Количество кредитов	ECT	лекции	практич занятия	лаборат занятия	ство ча- сов СРСП		ство ча- сов СРС	CTDO US-	контроля
1	3	5	15	15	15	45	90	45	135	Т3

Характеристика дисциплины

Дисциплина «Организация ЭВМ» является компонентом по выбору из цикла базовых дисциплин. Первые электронные вычислительные машины (ЭВМ) появились всего лишь 50 лет тому назад. За это время микроэлектроника, вычислительная техника и вся индустрия информатики стали одними из основных составляющих мирового научно-технического прогресса. Влияние вычислительной техники на все сферы деятельности человека продолжает расширяться. В настоящее время ЭВМ используются не только для выполнения сложных расчетов, но и в управлении производственными процессами, в образовании, здравоохранении, экологии.

Требования пользователей к выполнению вычислительных работ удовлетворяются специальным подбором и настройкой технических и программных средств. Обычно эти средства взаимосвязаны и объединяются в одну структуру. Данный курс имеет как большое практическое значение, так и является теоретическим обоснованием для понимания основных понятий и определений, использующихся в современных методах работы с вычислительными системами.

Цель дисциплины

Дисциплина «Организация ЭВМ» ставит целью изучение особенностей организации вычислительных машин, систем и сетей ЭВМ, принципов построения отдельных устройств и взаимодействие их в процессе ввода, обработки и вывода информации; обучить будущего специалиста инженерному мышлению; привить навыки самостоятельного обучения, используя учебную, научную и справочную литературу, методические пособия, электронные учебники и т.л.

Задачи дисциплины

Задачи дисциплины следующие:

- принципы функциональной и структурной организации вычислительных машин, систем, комплексов и сетей ЭВМ, арифметических, логических и схемотехнических основ ЭВМ;
 - принципы организации внутренних и внешних запоминающих устройств;
 - структуру процессоров;
- принципы работы устройств ввода и вывода информации и организация взаимодействия их с центральными устройствами;
 - основы проектирования вычислительных систем и сетей.

В результате изучения данной дисциплины студенты должны:

иметь представление:

- о принципах построения и организации ЭВМ, систем и сетей ЭВМ;
- схемотехнических основах ЭВМ; знать:
- базовые определения и понятия;
- обобщенную структуру арифметических процессоров, взаимодействие компонентов процессора в процессе обработки информации;
 - структуру материнской платы, структуру чипсетов;
 - организацию IBM совместимых персональных компьютеров; уметь:
 - применять полученные знания для выполнения конкретных прикладных задач;
 - пользоваться специальной литературой в изучаемой предметной области;
 - обосновывать выбор вычислительных машин; приобрести практические навыки:
 - выполнения арифметических операций под числами с фиксированной точкой;
 - выполнения арифметических операций под числами с плавающей точкой;
 - выполнения арифметических операций под двоично-десятичными кодами;
 - синтеза функциональных узлов ЭВМ;
 - синтеза микропрограммных автоматов на различных элементных базах.

Пререквизиты

Для изучения данной дисциплины необходимо усвоение следующих дисциплин: «Информатика».

Постреквизиты

Знания, полученные при изучении дисциплины «Организация ЭВМ», используются при освоении следующих дисциплин: «Операционные системы», «Машиноориентированное программирование», «Компьютерные сети»

Тематический план дисциплины

		Трудоемкость по видам занятий, ч.					
Наименование раздела, (темы)	лек-	практи-	лабора-	СРСП	CPC		
	ции	ческие	торные	CICII	CIC		
Раздел 1. Принципы построения и органи-							
зации ЭВМ, систем и сетей ЭВМ.							
Тема 1. Принципы построения современ-	2	3		6	7		
ных ЭВМ, систем комплексов		3		O	,		
Тема 2. Организация работы ЭВМ при вы-							
полнении задания пользователя							
Раздел 2. Схемотехнические основы ЭВМ.							
Тема 1. Функциональные узлы ЭВМ	2			6	8		
Тема 2. Логические и запоминающие эле-							
менты ЭВМ							
Раздел 3. Арифметические основы ЭВМ.							
Тема 1. Арифметика двоичных чисел с	2	3	6	6	1		
фиксированной и плавающей запятой	2	3			7		
Тема 2. Арифметические основы ЭВМ							
Раздел 4. Основы теории логического про-							
ектирования ЭВМ.							
Тема 1. Основы булевой алгебры	2			6	6		
Тема 2. Проектирование функциональных							
узлов ЭВМ							

Раздел 5. Запоминающие устройства ЭВМ. Тема 1. Организация внутренней памяти ЭВМ	2	3		6	3
Раздел 6. Процессоры. Тема 1. Обобщенная структура арифметических процессоров	2	3		6	5
Раздел 7. Организация ввода и вывода информации Тема 1. Перечень и назначение устройств ввода и вывода информации Тема 2. Организация ввода и вывода информации. Интерфейсы внешних устройств	2	2			6
Раздел 8. Организация вычислительных комплексов и сетей. Тема 1. Классификация вычислительных систем, комплексов и сетей. Тема 2. Задачи распараллеливания.	1	1		9	6
Исследование логических запоминающих элементов.			3		
Исследование функциональных узлов ЭВМ.			3		
Исследование работы оперативных ЗУ.			3		
Исследование микропроцессора.			3		
Исследование периферийных устройств с центральным устройством.			3		
Итого:	15	15	15	45	45

Перечень лабораторных занятий

- 1 Исследование логических запоминающих элементов.
- 2 Исследование функциональных узлов ЭВМ.
- 3 Исследование работы оперативных ЗУ.
- 4 Исследование микропроцессора.
- 5 Исследование периферийных устройств с центральным устройством.

Перечень практических работ

- 1. Выбор комплекса технических средств.
- 2. Выбор материнской платы.
- 3. Процессоры.
- 4. Видеоадаптеры.
- 5. Память.
- 6. Устройства ввода-вывода.

Темы контрольных заданий для СРС

- 1 Особенности структуры ЭВМ.
- 2 Сравнительная характеристика ЭВМ.
- 3 Классы ЭВМ.
- 4 Логическая организация ЭВМ.
- 5 Система команд.
- 6 Элементная база ЭВМ.

- 7 Организация процессов ввода.
- 8 Работа компилятора.
- 9 Интегральные микросхемы.
- 10 Сверхбольшие интегральные микросхемы.
- 11 Принципы построения подобных регулярных структур.
- 12 Обобщенная структура схемы с памятью.
- 13 Двоичный формат числа.
- 14 Форма представления чисел.
- 15 Методы ускорения операции.
- 16 Арифметика двоично-кодированных чисел
- 17 Входные сигналы.
- 18 Таблица истинности.
- 19 Построение основных схем ЭВМ.
- 20 Функции повторителя и инвертора.
- 21 Функциональные возможности ОЗУ.
- 22 Микросхемы памяти.
- 23 Базовая система команд.
- 24 Программные прерывания.
- 25 Операции ввода-вывода.
- 26 Функции системной магистрали.
- 27 Понятие интерфейса и протокола.
- 28 Функции вычислительной системы.
- 29 Структурные признаки вычислительной системы.

Критерии оценки знаний студентов

Экзаменационная оценка по дисциплине определяется как сумма максимальных показателей успеваемости по рубежным контролям (до 60%) и итоговой аттестации (экзамен) (до 40%) и составляет значение до 100%.

График выполнения и сдачи заданий по дисциплине

т рафик в	ыполнения и сдачи	задании по дис	циплинс			
Вид контроля	Цель и содержание	Рекомендуемая	Продолжитель-	Форма	Срок	Бал-
ккочтпол дис	задания	литература	ность выполнения	контроля	сдачи	ЛЫ
	Углубление знаний					
	по теме:					
Отчет по СРС	Принципы постро-	[4] ctp. 35-53	2 недели	текущий	2 неде-	2
OTACI IIO CI C	ения и организации	[7] стр. 6-20	2 педели	текущии	ЛЯ	2
	ЭВМ, систем и сетей					
	ЭВМ.					
	Углубление зна-					
Отчет по СРС	ний по теме: Схе-	[4] стр. 35-53	2 недели	текущий	4 неде-	2
Oraci no ci c	мотехнические	[4] CIP. 33-33			ЛЯ	2
	основы ЭВМ.					
	Углубление зна-					
Отчет по СРС	ний по теме:	[4] стр. 93-134	2 недели	текущий	6 неде-	2
OT ICI IIO CI C	Арифметические	[7] стр. 20-34	2 педели	текущии	ЛЯ	2
	основы ЭВМ.					
	Углубление зна-					
	ний по теме: Ос-	[4] стр. 93-134	2 недели	текущий	8 неде-	
Отчет по СРС	новы теории ло-	[7] crp. 20-34			ля	2
	гического проек-	[/] CIp. 20-34			JIM	
	тирования ЭВМ.					
Отчет по СРС	Углубление зна-	[4] стр. 93-134	2 недели	текущий	10 не-	2
Orger no CPC	ний по теме: За-	[7] стр. 42-84			деля	۷

	поминающие устройства ЭВМ.					
Отчет по СРС	Углубление знаний по теме: Процессоры.	[4] стр. 93-134 [7] стр. 42-84	1 неделя	текущий	11 не- деля	2
Отчет по СРС	Углубление знаний по теме: Организация ввода и вывода информации	[4] стр. 35-53 [7] стр. 6-20	2 недели	текущий	13 неде- ля	2
Отчет по СРС	Углубление знаний по теме: Организация вычислительных комплексов и сетей.	[4] стр. 93-134 [7] стр. 20-34	1 неделя	текущий	14 не- деля	2
Защита лабораторной работы №1. Исследование логических запоминающих элементов.	Целью настоящей работы является изучение возможностей системной программы отладчика DEBUG по программированию компьютера IBM в машинных кодах.	[4] стр. 35-53	3 недели	текущий	3 неде-	4
Защита лабораторной работы №2. Исследование функциональных узлов ЭВМ.	Целью настоящей работы является изучение возможностей системной программы отладчика DEBUG по программированию компьютера IBM в машинных кодах.	[7] стр. 6-20	3 недели	текущий	6 неде- ля	4
Защита лабораторной работы №3. Исследование работы оперативных ЗУ.	Целью настоящей работы является изучение возможностей базовой системы ввода-вывода при выводе текстовой информации на экран монитора.		3 недели	текущий	9 неде- ля	4
Защита лабораторной работы №4. Исследование микропроцессора.	Целью настоящей работы является изучение возможностей базовой системы ввода-вывода при выводе текстовой информации на экран монитора.	[7] стр. 20-34	3 недели	текущий	12 не- деля	4
Защита лабораторной работы №5. Исследование периферийных устройств с	Целью настоящей работы является изучение возможностей базовой системы ввода-вывода	[4] стр. 93-134 [7] стр. 42-84	2 недели	текущий	14 не- деля	4

центральным устройством.	при выводе графической информации на экран монитора.					
Защита практической работы №1. Выбор комплекса технических средств	Целью настоящей работы является изучение возможностей ЭВМ	Вся рекомендуемая литература, конспекты лекций	2 недели	текущий	2 неде-	3
Защита практической работы №2. Выбор материнской платы	Целью настоящей работы является изучение возможностей ЭВМ	Вся рекоменду- емая литерату- ра, конспекты лек- ций	2 недели	текущий	4 неде- ля	3
Защита практической работы №3. Процессоры	Целью настоящей работы является изучение возможностей ЭВМ	Вся рекоменду- емая литерату- ра, конспекты лек- ций	2 недели	текущий	6 неде- ля	3
Защита практической работы №4. Видеоадаптеры	Целью настоящей работы является изучение возможностей ЭВМ	Вся рекоменду- емая литерату- ра, конспекты лек- ций	2 недели	текущий	8 неде- ля	3
Защита практической работы №5. Память	Целью настоящей работы является изучение возможностей ЭВМ	Вся рекоменду- емая литерату- ра, конспекты лек- ций	2 недели	текущий	10 не- деля	3
Защита практической работы №6. Устройства ввода-вывода	Целью настоящей работы является изучение возможностей ЭВМ	Вся рекоменду- емая литерату- ра, конспекты лек- ций	2 недели	текущий	12 не- деля	3
Коллоквиум №1	Контроль теоретических знаний по основным понятиям и определениям.	Вся рекоменду- емая литерату- ра, конспекты лек- ций	1 контактный час	рубеж- ный	7 не- деля	5
Коллоквиум №2	Контроль теоретических знаний.	Вся рекоменду- емая литерату- ра, конспекты лек- ций	1 контактный час	рубеж- ный	14 не- деля	5
Контрольное те- стирование	Проверка знаний, умений, навыков, полученных при изучении курса	Весь перечень	2 контактных часа	итоговый	15 неделя	40
Итого						100

Политика и процедуры При изучении дисциплины «Организация ЭВМ» прошу соблюдать следующие правила: 1 Не опаздывать на занятия.

- 2 Не пропускать занятия без уважительной причины, в случае болезни прошу представить справку, в других случаях объяснительную записку.
 - 3 В обязанности студента входит посещение всех видов занятий.
 - 4 Согласно календарному графику учебного процесса сдавать все виды контроля.
- 5 Пропущенные практические и лабораторные занятия отрабатывать в указанное преподавателем время.
 - 6 Отключать звук на сотовых телефонах во время лекций.
- 7 Быть терпимыми, открытыми, откровенными и доброжелательными к сокурсникам и преподавателям.

Список основной литературы

- 1 Пятибратов А.П. Вычислительные машины, системы и сети. М.: Статистика, 1991-400 с.
- 2 Тынымбаев С.Т. Вычислительные машины, системы, комплексы и сети. Учебник для вузов. 2-ое издание. Алматы.: Рауан, 1997 366 с.
- 3 Олифер В.Г., Олифер Н.А. Компьютерные сети, принципы, технологии, протоколы. СП б.: Питер, 2000.
- 4 Ларионов А.М., Майоров С.А., Новиков Г.И. Вычислительные комплексы, системв и сети. Л.: Энергоатомиздат, 1987.
 - 5 Хамахер К., Вранешич З., Захи С. Организация ЭВМ. СПб.: Питер, 2003 848 с. ил.
 - 6 Таненбаум Э. Архитектура компьютера. СПб.: Питер, 2003 704 с: ил.

Список дополнительной литературы

- 1 Гук М. Аппаратные средства ІВМ РС. СПб.: Питер, 2002 928 с: ил.
- 2 Галкин В.А., Григорьев Телекоммуникации и сети. М.: изд. МГТУ им. Н.Э. Баумана, 2003-608 с:ил.

ПРОГРАММА ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ ДЛЯ СТУДЕНТА (SYLLABUS)

по дисциплине OEVM 1207 «Организация ЭВМ»

Модуль FVS 7 «Физика и вычислительные системы»

Подписано к печати г.	Формат 60х90/16	Гос.изд.лиц. №50от.31.03.04
Объем уч. изд. л.	Тираж экз.	Цена договорная